

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum Internationales Büro



. I MADIA BININGKA NI KURUNA NIKUT BORNA BARNA BURNA KAKA NIKUTARA KAKA NIKA BININA NIKA BURNAN NIKA NIKA NIKA

(43) Internationales Veröffentlichungsdatum 24. Juni 2004 (24.06.2004)

PCT

(10) Internationale Veröffentlichungsnummer WO 2004/054162 A2

(51) Internationale Patentklassifikation⁷:

H04L 1/00

(21) Internationales Aktenzeichen:

PCT/EP2003/013966

(22) Internationales Anmeldedatum:

9. Dezember 2003 (09.12.2003)

(25) Einreichungssprache:

Deutsch

(26) Veröffentlichungssprache:

Deutsch

(30) Angaben zur Priorität: 102 57 463.4 9. Dezember 2002

9. Dezember 2002 (09.12.2002) DE

- (71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): INFINEON TECHNOLOGIES AG [DE/DE]; St.-Martin-Str. 53, 81669 München (DE).
- (72) Erfinder; und
- (75) Erfinder/Anmelder (nur für US): WU, Xiaofeng [DE/DE]; Pfarrer-Sickinger-Weg 144, 85579 Neubiberg (DE).
- (74) Anwalt: CHARLES, Glyndwr; Reinhard Skuhra Weise & Partner GbR, Friedrichstrasse 31, 80801 München (DE).

- (81) Bestimmungsstaaten (national): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (84) Bestimmungsstaaten (regional): ARIPO-Patent (GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches Patent (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches Patent (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR), OAPI-Patent (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

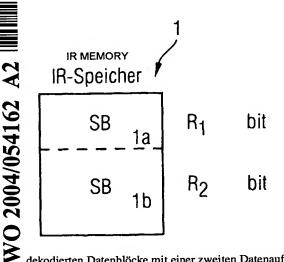
Veröffentlicht:

 ohne internationalen Recherchenbericht und erneut zu veröffentlichen nach Erhalt des Berichts

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

(54) Title: IR MEMORY

(54) Bezeichnung: IR-SPEICHER



- (57) Abstract: IR (Incremental Redundancy) memory for an EGPRS (Enhanced General Packet Radio Service) receiver of a mobile station (MS), which receives data from a base station (BS), by means of a data transmission channel, whereby the IR memory (1) comprises a first memory region (1a), for the buffering of a particular number of data blocks with a given first data resolution (R_1) and a second memory region (1b) for the buffering of erroneously-decoded data blocks. The second memory region (1b) stores the erroneously-decoded data blocks with a second data resolution (R_2) which is lower than the first data resolution (R_1).
- (57) Zusammenfassung: IR (Incremental Redunancy)-Speicher für einen EGPRS (Enhanced General Packet Radio Service)-Empfänger einer Mobilstation (MS), der von einer Feststation (BS) über einen Datenübertragungskanal Daten empfängt, wobei der IR-Speicher (1) einen ersten Speicherbereich (1a) zum Zwischenspeichern einer bestimmten Anzahl von Datenblöcken mit einer vorgegebenen ersten Datenauflösung (R₁) und einen zweiten Speicherbereich (1b) zum Zwischenspeichern von fehlerhaft dekodierten Datenblöcken aufweist, wobei der zweite Speicherbereich (1b) die fehlerhaft

dekodierten Datenblöcke mit einer zweiten Datenauflösung (R2) speichert, die niedriger ist als die erste Datenauflösung (R1).



IR-Speicher

Die Erfindung betrifft einen IR (Incremental Redundancy) – Speicher für einen EGPRS (Enhanced General Packet Radio Service)-Empfänger einer Mobilstation, der von einer Feststation (BS) über einen Datenübertragungskanal Daten empfängt.

Im Rahmen der Weiterentwicklung des GSM wurde in den letzten Jahren bei der ETSI ein Paket-orientiertes Dienstkonzept zur Datenübertragung entwickelt. Die Standardisierung des neuen Dienstes General Packet Radio Service (GPRS) ist weitgehend seit 1997 abgeschlossen. Der GPRS-Standard wird derzeit im Rahmen der Standardisierung von Enhanced Data Rates for GSM Evolution (EDGE) zum Enhanced EPRS-Standard (GPGRS) erweitert.

EDGE ermöglicht die Erhöhung von Datenübertragungsraten und Spektraleffizienz und ermöglicht so neue Anwendungen für Mobilstationen.

20

25

30

35

5

10

15

Figur 1 zeigt schematisch eine Feststation (Base Station) und eine Mobilstation nach dem Stand der Technik. Die Feststation (BS) sendet Datenpakete über den Übertragungskanal zu der Mobilstation (BS), die den Empfang der Daten mit einem Acknowledgement-Signal ACK quittiert. Die Daten werden als Datenblöcke kodiert von der Feststation BS an die Mobilstation MS übertragen. Als Kanalkodierung werden bei EDGE MCS (Modulation and Coding Scheme)-Kodierung eingesetzt. Man unterscheidet dabei MCS-1 bis MCS-9 als Kodierschemata. Die unteren vier Kodierschemata (MCS-1 bis MCS4) verwenden GMSK-Modulation während die weiteren fünf Kodierschemata (MCS-5 bis MCS-9) 8 PSK-Modulation einsetzen. Die Basiseinheit zur Datenübertragung ist ein 20 ms langer Datenblock, der in vier GSM Datenburst aufgeteilt ist und über vier TDMA-Rahmen übertragen wird.

Bei EDGE wird ferner eine dynamische Verbindungsanpassung (Dynamic Link Adaption) eingesetzt. Dabei wird durch die Mobilstation (MS) bei einer Down-Link-Verbindung oder durch die Feststation (BS) einer Up-Link-Verbindung die Verbindungsqualität gemessen und das am besten geeignete Modulations- und Kodierschema für die Datenübertragung der nächsten Sequenz von Datenpaketen selektiert. Die Adaption des Modulationsund Kodierschemas hängt dabei von den Signal- zu Interferenzund Rauschverhältnis (SINR) ab.

10

15

20

25

30

Figur 2 zeigt ein Blockdiagramm eines Senders innerhalb der Feststation nach dem Stand der Technik. Die von einer Datenquelle stammenden Daten werden als Datenblöcke, beispielsweise als RLC-Datenblöcke, einem Faltungskodierer zugeführt. Der Faltungskodierer führt eine Faltungskodierung der Datenblöcke durch, die an eine Punktierungsschaltung abgegeben werden.

Die Punktierung (puncturing) ist eine Methode zur Verkürzung der generierten Faltungscodes. Dabei werden aus dem Ausgangsbitstrom des Faltungskodierers eine oder mehrere Stellen nach einem vorgegebenen Schema der sogenannten Punktiertabelle, herausgestrichen. Eine Punktiertabelle besteht dabei aus den Datenelementen 0 und 1 und wird periodisch abgearbeitet. Bei einer O wird das empfangene Bit im Ausgangsbitstrom nicht gesendet und bei einer 1 in der Punktiertabelle wird das von dem Faltungskodierer empfangene Bit in dem Ausgangsbitstrom gesendet. Hierdurch wird die kodierte Datensequenz verkürzt. Durch die Punktierung wird ein Teil der durch den Faltungskodierer hinzugefügten Redundanz wieder entfernt, d.h. die Kodierrate wird kleiner. Durch die Punktierungseinrichtung ist es möglich, verschiedene Kodierraten zu implementieren. Ausgehend von einem Muttercode der Rate 1/n können durch periodisches Punktieren Codes mit einer höheren Coderate erreicht werden.

35

Bei der in Figur 2 dargestellten Ausführungsform wird der vom Faltungskodierer abgegebene Bitstrom mit drei unterschiedli-

chen Punktiertabellen P1, P2, P3 punktiert. Die unterschiedlich punktierten Datenströme werden in einem Zwischenspeicher (Buffer) gespeichert.

Die durch einen Header-Generator erzeugten Headerdaten werden in gleicher Weise durch einen Faltungskodierer kodiert und anschließend punktiert. Die punktierten Headerdaten werden in einem Bufferspeicher abgespeichert und anschließend mit den zwischengespeicherten punktierten Daten P1, P2 oder P3 zu einem Datenblock zusammengesetzt. Der Datenblock wird durch eine Interleaver-Schaltung verwürfelt und nach Modulation durch einen Modulator über den Datenübertragungskanal an die Mobilstation MS gesendet.

Figur 3 zeigt ein von einer Datenquelle abgegebenes Datenpaket mit zwei aus 612 Bits bestehenden RLC-Blöcken, die jeweils 592 Datenbits enthalten gemäß dem Modulations- und Kodierungsschema MCS-9. Die Headerdaten USF (Up Link State Flag), der RLC-Header und die Header-Prüfdatensequenz HCS (Header Check Sequence) werden gefolgt von zwei RLC-Datenblöcken innerhalb von 20 ms. Die RLC-Datenblöcke umfassen neben den 592 Datenbits einen Final Block Indicator FBI, eine Blockprüfdatensequenz BCS (Block Check Sequence) und 6 TB-Datenbits.

25

30

35

Figur 4 zeigt die Kodierung und Punktierung der RLC-Datenblöcke gemäß dem MCS-9-Kodierungsschema nach dem Stand der Technik. Jeder der beiden RLC-Datenblöcke wird durch den Faltungskodierer mit einer Kodierrate 1/3 zu 1.836 Datenbits kodiert. Diese Datenbits werden anschließend durch die Punktiervorrichtung mit drei unterschiedlichen Punktierschemata P1, P2, P3 punktiert, so dass drei unterschiedlich punktierte Datenblöcke P1, P2, P3 mit jeweils 612 Bits entstehen. Wenn drei Datenbits ein zu übertragendes Datensymbol darstellen, entspricht dies 204 Datensymbolen pro punktiertem Datenblock. Die punktierten Datenblöcke werden in einem Zeitschlitz innerhalb eines Rahmens (Frame) übertragen. Wie in Figur 4 dar-

gestellt werden die entsprechend dem Punktierungsschema Pl punktierten Datenbits in einem Zeitschlitz n innerhalb von vier aufeinanderfolgenden Datenrahmen übertragen. Die entsprechend den Punktierschemata P2, P3 punktierten Datenbits werden auf ein Anforderungssignal der Mobilstation (ARQ = Automatic Request) hin übertragen.

Figur 5 zeigt den Empfänger eine Mobilstation MS nach dem Stand der Technik. Der Empfänger enthält ein IR (Incremental Redundancy) - Speicher. Bei der inkrementellen Redundanz han-10 delt es sich um ein Kodierschema, bei der die übertragene Redundanz schrittweise inkremental erhöht wird. Zunächst werden die Datenbis mit geringem Fehlerschutz ohne Berücksichtigung der aktuellen Qualität des Funk-Datenübertragungskanal übertragen. Werden die Information seitens des Empfängers nicht 15 fehlerfrei empfangen, wird zusätzliche Information übertragen und in dem Empfänger mit den zuvor empfangenen Informationen verknüpft. Die Verknüpfung der Softoutputs der unterschiedlich punktierten Versionen des RLC-Datenblocks erhöht signifikant die Dekodier-Performance. Der Vorgang wird solange 20 wiederholt, bis die übertragene Information ausreichend für die Dekodierung durch den Empfänger ist. Mittels inkrementeller Redundanz wird die effektive Kodierrate wirkungsvoll an das Signal- zu Interferenz- und Rauschverhältnis (SINR) des Datenübertragungskanals angepasst. 25

Die empfangenen RLC-Datenblöcke werden in einen Incremental Redundancy-Speicher des Empfängers zwischengespeichert. Der IR-Speicher dient hauptsächlich zur Pufferung der Soft-Information der nicht korrekt dekodierten RLC-Blöcke während der Empfänger auf die erneute Übertragung der zusätzlich benötigten Information bzw. Daten wartet.

Figur 6 zeigt schematisch einen IR-Speicher nach dem Stand 35 der Technik. Der IR-Speicher nach dem Stand der Technik umfasst einen ersten Speicherbereich SB_A und einen zweiten Speicherbereich SB_B. Der erste Speicherbereich SB_A dient zum Zwischenspeichern einer bestimmten Anzahl von RLCDatenblöcken mit einer vorgegebenen Datenauflösung R (Resolution). Der notwendige Speicherplatz für den ersten Speicherbereich SBA ergibt sich aus der internen Zeitverzögerung innerhalb des Empfängers der Mobilstation, genauer gesagt der Zeitverzögerung zwischen dem Kanalentzerrer und der Kanaldekodierung. Bei einem derzeitigen Edge-Empfänger beträgt die Zeitverzögerung von dem Equaliser bis zum Start der Kanaldekodierung der korrespondierenden RLC-Daten etwa 8 RLC-Datenblöcke. Daher kann eine Zeitverzögerung von XD von etwa zwölf RLC-Datenblöcken als ausreichend angesehen werden. Der erste Speicherbereich SBA berücksichtigt die interne Zeitverzögerung innerhalb des Empfängers der Mobilstation.

Der zweite Speicherbereich SBB innerhalb des IR-Speichers 15 nach dem Stand der Technik dient zum Abspeichern der fehlerhaft dekodierten RLC-Datenblöcke. Die Anzahl der fehlerhaft dekodierten RLC-Datenblöcke hängt von der Schleifenlaufzeit (Round Trip Delay) und der Polling-Zeitdauer des Datenübertragungskanals ab. Da zwei RLC-Datenblöcke von 612 Bit bzw. 20 204 Datensymbolen jeweils innerhalb von 20 ms für den Fall eines 1 Zeitschlitz (MCS-9) zu übertragen sind, entspricht eine realistisch angenommene Schleifenlaufzeit von 120 ms einer Speicherplatzanforderung von (120 ms : 20 ms x 2 x N_{Ts}) = 12 25 x N_{TS} RLC-Datenblöcken, wobei N_{TS} die Anzahl der gebündelten Zeitschlitze TS/TDMA-Rahmen darstellt.

Darüber hinaus ist die Polling-Zeitdauer (Acknowledgement 30 Polling Period) zu berücksichtigen, die einem Speicherplatzbedarf von 32 RLC-Datenblöcken entspricht.

Zur erfolgreichen Dekodierung sind alle Datensubblöcke von allen unterschiedlich punktierten Punktierschemata P1, P2 und P3 nötig. Zwischen zwei Datensubblöcken mit der selben Blocksequenznummer BSN und unterschiedlichen Punktierschemata können maximal (32 + N_{TS} x 12) Datensubblöcke übertragen werden.

25



Im Worst-Case können alle Datensubblöcke während dieses Zeitraums nicht korrekt empfangen werden und müssen in dem zweiten Speicherbereich ${\sf SB_B}$ des IR-Speichers abgelegt werden.

Bei einer Worst-Case-Annahme beträgt der notwendige Speicher-platz des IR-Speichers nach dem Stand der Technik: $IR = SB_A + SB_B = 2 \times (32 + N_{TS} \times 12) + X_D RLC-Datensubblöcke.$

Bei dem IR-Speicher nach dem Stand der Technik werden die Softoutputs des Kanalentzerrers in den beiden Speicherbereichen SB $_{\text{A}}$ und SB $_{\text{B}}$ mit der gleichen Datenauflösung R abgespeichert.

Figur 7 zeigt den Vorgang der Datenkanaldekodierung bei einem 15 IR-Speicher nach dem Stand der Technik.

In einem Schritt S1 werden die aktuellen Datensubblöcke von dem IR-Speicher mit einer vorbestimmten Datenauflösung von R Bit ausgelesen und mit dem entsprechenden Punktierschema P depunktiert.

In einem Schritt S2 wird geprüft, ob es weitere Datensubblöcke mit der selben Blocksequenz BSN, TFI und unterschiedlichen Punktierschemata P gibt.

In einem weiteren Schritt S3 wird überprüft, ob es einen weiteren Datensubblock mit der selben BSN-Nummer, TFI und gleichem Punktierschema P gibt.

30 Falls im Schritt S2 oder Schritt S3 die Antwort ja lautet, wird dieser Datensubblock von dem IR-Speicher ausgelesen und die Daten werden in einem Schritt S4 mit dem entsprechenden Punktierschema P depunktiert. Die Softoutputs des depunktierten Subblock wird denen der den vorangehenden Subblöcken zusammengesetzt in einem Schritt S5.



Anschließend wird in einem Schritt S6 überprüft, ob die Anzahl der kombinierten Datensubblöcke einen Grenzwert überschritten hat oder nicht. Falls dies nicht der Fall ist, kehrt der Vorgang zum Schritt S2 zurück. Falls die Grenze überschritten worden ist, erfolgt in einem Schritt S7 eine Kanaldekodierung des RLC-Datenblocks.

In einem Schritt S8 wird geprüft, ob der Dekodiergang erfolgreich abgeschlossen wurde.

10

15

5

Falls die Dekodierung erfolgreich war, wird der zugewiesene Speicherplatz für die Daten und die Steuerinformation in einem Schritt S9 freigegeben. Falls die Dekodierung nicht erfolgreich abgeschlossen werden konnte, wird der aktuelle Datensubblock in dem IR-Speicher mit einer festgelegten Datenauflösung R abgelegt.

Figur 8 zeigt schematisch den Zeitraum der notwendig ist, bis ein nicht quittierter RLC-Block erneut übertragen werden

20 kann. Falls die Dekodierung des RLC-Datenblocks x (der mit einem Punktierschema P1 punktiert ist) fehlschlägt, kann dieser Datenblock frühestens dann erneut übertragen werden, nachdem die Quittierzeitdauer (Acknowledgement Period) und die Schleifenlaufzeit (Round Trip Delay) abgelaufen ist. Dabei hängt die Quittierzeitdauer von der Zeitdauer der unterstützten Zeitschlitze TS ab. Bei einem Zeitschlitz beträgt die Quittierzeitdauer 32 RLC-Datenblöcke, bei zwei Zeitschlitzen 32/4 RLC-Datenblöcke.

30

Der in Figur 6 dargestellte IR-Speicher nach dem Stand der Technik hat den Nachteil, dass er einen relativ großen Speicherplatz benötigt. Dies ist um so gravierender, da in der Mobilstation der Speicherplatz besonders knapp ist.

20

25

Es ist daher die Aufgabe der vorliegenden Erfindung, einen IR-Speicher zu schaffen, der eine minimale Speichergröße aufweist.

5 Diese Aufgabe wird erfindungsgemäß durch einen IR-Speicher mit den im Patentanspruch 1 angegebenen Merkmalen gelöst.

Die Erfindung schafft einen IR-Speicher für einen EGPRS-Empfänger einer Mobilstation (MS), der von einer Feststation (BS) über einen Datenübertragungskanal Daten empfängt, wobei der IR-Speicher aufweist: einen ersten Speicherbereich zum Zwischenspeichern einer bestimmten Anzahl von Datenblöcken mit einer vorgegebenen ersten Datenauflösung,

einen zweiten Speicherbereich zum Zwischenspeichern von fehlerhaft-dekodierten Datenblöcken, wobei der zweite Speicherbereich die nicht dekodierten Datenblöcke mit einer zweiten Datenauflösung speichert (R_2) , die niedriger ist als die erste Datenauflösung (R_1) .

Die Grundidee des erfindungsgemäßen IR-Speichers besteht darin, unterschiedliche Datenauflösungen für die tatsächlich übertragene und die zuvor falsch dekodierten Datensubblöcke
einzusetzen. Die nicht korrekt dekodierten Datensubblöcke
enthalten eine weniger zuverlässige Information und können
daher mit einer niedrigeren Datenauflösung abgespeichert werden, um Speicherplatz einzusparen.

Bei einer bevorzugten Ausführungsform der erfindungsgemäßen

IR-Speicher wird die Anzahl der in dem ersten Speicherbereich
des IR-Speichers abgespeicherten Datenblöcke in Abhängigkeit
von der internen Signalverzögerung innerhalb der Mobilstation
vorgesehen.

35 Bei einer weiteren bevorzugten Ausführungsform des erfindungsgemäßen IR-Speichers wird die Anzahl der in dem zweiten Speicherbereich des IR-Speichers speicherbaren Datenblöcke in

35

Abhängigkeit von der Polling-Zeitdauer des Datenübertragungskanals und von der Schleifenlaufzeit vorgesehen.

Bei einer besonders bevorzugten Ausführungsform des erfindungsgemäßen IR-Speicher ist die zweite Datenauflösung adaptiv einstellbar.

Dabei wird die zweite Datenauflösung (R₂), mit der die nicht richtig dekodierten Datenblöcke in den zweiten Speicherbe10 reich des IR-Speichers abgespeichert werden in Abhängigkeit von einer durch den Empfänger gemessenen BurstDatenübertragungssignalqualität eingestellt.

Die zweite Datenauflösung (R_2) ist vorzugsweise zwischen verschiedenen Auflösungsstufen umschaltbar.

Dabei beträgt die zweite Datenauflösung (R_2) vorzugsweise 2 Bit, 3 Bit oder 4 Bit.

20 Bei einer besonders bevorzugten Ausführungsform des erfindungsgemäßen IR-Speichers beträgt die Datenauflösung (R_1) für den ersten Speicherbereich 5 Bit.

Bei einer bevorzugten Ausführungsform des erfindungsgemäßen
25 IR-Speichers ist dieser eingangsseitig an einen EmpfangsPufferspeicher für die empfangenen Datenblöcke angeschlossen.

Der IR-Speicher ist vorzugsweise ausgangsseitig an einen Dekoder angeschlossen.

Bei den Datenblöcken handelt es sich vorzugsweise um RLC (Radio Link Control)-Datenblöcke.

Die Datenblöcke sind vorzugsweise MCS-kodiert.

Im weiteren werden bevorzugte Ausführungsformen des erfindungsgemäßen IR-Speichers unter Bezugnahme auf die beigefüg-

ten Figuren zur Erläuterung erfindungswesentlicher Merkmale beschrieben.

Es zeigen:

5

- Figur 1 eine Feststation und eine Mobilstation nach dem Stand der Technik;
- Figur 2 ein Blockschaltbild eines Senders innerhalb der Fest-10 station (BS) nach dem Stand der Technik;
 - Figur 3 ein zu übertragendes Datenpaket nach dem Stand der Technik;
- 15 Figur 4 ein Kodier- und Punktierschema zur Datenübertragung nach dem Stand der Technik;
 - Figur 5 einen Empfänger innerhalb einer Mobilstation (MS) mit einem IR-Speicher nach dem Stand der Technik;

20

- Figur 6 einen IR-Speicher nach dem Stand der Technik;
- Figur 7 ein Ablaufdiagramm einer Kanaldekodierung nach dem Stand der Technik;

25

- Figur 8 ein Zeitdiagramm zur Erläuterung der Berechnung des notwendigen Speicherplatzes bei einem IR-Speicher nach dem Stand der Technik;
- 30 Figur 9 eine bevorzugte Ausführungsform des erfindungsgemäßen IR-Speichers;
 - Figur 10 ein Ablaufdiagramm zur Erläuterung der Kanaldekodierung bei einem Empfänger mit dem erfindungsgemäßen IR-
- 35 Speicher;



Figur 11 ein Ablaufdiagramm zur Darstellung der Header-Dekodierung gemäß der Erfindung;

Figur 12 ein Ablaufdiagramm zur Erläuterung des Abspeicherns 5 eines neuen Datensubblocks gemäß der Erfindung;

Figur 13 ein Ablaufdiagramm zur Darstellung des Abspeicherns eines neuen Datensubblocks bei einer bevorzugten Ausführungsform gemäß der Erfindung;

10

25

Figur 14 eine Tabelle für die notwendige IR-Speichergröße in Abhängigkeit von der internen Signalverzögerung der Mobilstation (MS) gemäß der Erfindung;

15 Figur 15 ein Diagramm der notwendigen zusätzlichen Anzahl von Datenübertragungen pro RLC-Datenblock in Abhängigkeit von dem Signalrauschverhältnis SNR und der zweiten Datenauflösung;

Figur 16 ein Diagramm des verfügbaren Datendurchsatzes in Ab- 20 hängigkeit von dem Signalrauschverhältnis SNR und der zweiten Datenauflösung (R_2) des IR-Speichers gemäß der Erfindung.

Wie man aus Figur 9 erkennen kann, weist der erfindungsgemäße IR-Speicher 1 einen ersten Speicherbereich 1a und einen zweiten Speicherbereich 1b auf. Der erste Speicherbereich 1a dient zum Zwischenspeichern einer bestimmten Anzahl von Datenblöcken, vorzugsweise RLC-Datenblöcken mit einer vorgegebenen ersten Datenauflösung R_1 .

Der IR-Speicher 1 weist ferner einen zweiten Speicherbereich 1b auf zum Zwischenspeichern von fehlerhaft dekodierten Datenblöcken. In den zweiten Speicherbereich 1b des IR-Speichers 1 werden die fehlerhaft dekodierten Datenblöcke mit einer zweiten Datenauflösung R2 gespeichert, wobei die zweite Datenauflösung R2 niedriger ist als die erste Datenauflösung (R1).

10

15

25

Die Anzahl der in dem ersten Speicherbereich 1a des IR-Speichers 1 abgespeicherten RLC-Datenblöcke hängt von der internen Signalverzögerung innerhalb der Mobilstation MS ab. Bei einer bevorzugten Ausführungsform des erfindungsgemäßen IR-Speichers beträgt die Anzahl der in dem ersten Speicherbereich 1a des IR-Speichers abspeicherbaren RLC-Datenblöcke 12 RLC-Datenblöcke. Jeder RLC-Datenblock weist 612 Soft-Outputs und jeweils 5 Bit Datenauflösung (gemäß MCS-9) auf, um die Signalverzögerung Δ_t zwischen dem Equaliser-Ausgang bis zur Kanaldekodierung zu überbrücken.

Bei einer bevorzugten Ausführungsform des erfindungsgemäßen IR-Speichers 1 hängt die Anzahl von RLC-Datenblöcken, die in dem zweiten Speicherbereich 1b des IR-Speichers 1 abgespeichert sind, einerseits von der Polling-Zeitdauer des Datenübertragungskanals und andererseits von der Schleifenlaufzeit (Round Trip Delay) ab.

Figur 10 zeigt den Vorgang der Datenkanaldekodierung unter 20 Verwendung einer inkrementellen Redundanz gemäß der Erfindung.

In einem Schritt S1 werden die aktuellen Datensubblöcke von dem ersten Speicherbereich la des IR-Speichers 1 mit einer Datenauflösung R_1 ausgelesen und mit der entsprechenden Punktiervorschrift depunktiert.

In einem weiteren Schritt S2 wird geprüft, ob ein weiterer Datensubblock mit der selben Blocksequenznummer BSN, der gleichen TFI (Temporary Frame Identity) und einem unterschiedlichen Punktierschema P vorhanden ist. Falls dies nicht der Fall ist, wird in einem Schritt S3 geprüft, ob es einen weiteren Datensubblock gibt, der die gleiche Blocksequenznummer BSN, die gleiche temporary Frame Identitiy TFI und das gleiche Punktierschema P aufweist.



Falls dies der Fall ist, werden in einem Schritt S4 dieser Datensubblock von dem zweiten Speicherbereich 1b des IR-Speichers 1 mit der zweiten Datenauflösung R_2 ausgelesen. Der ausgelesene Datenblock wird um R_1 - R_2 Bit nach oben skaliert und mit der entsprechenden Punktiervorschrift P depunktiert.

In einem Schritt S5 wird der ausgelesene und depunktierte Datensubblock mit zuvor zusammengesetzten Datensubblöcken kombiniert bzw. zusammengesetzt.

10

5

Anschließend wird in einem Schritt S6 geprüft, ob die Anzahl der kombinierten Datensubblöcke einen bestimmten Grenzwert überschritten hat oder nicht. Falls dies nicht der Fall ist, kehrt der Vorgang zu Schritt S2 zurück.

15

Im umgekehrten Fall erfolgt die Kanaldekodierung des RLC-Datenblocks in einem Schritt S7.

In einem Schritt S8 wird überprüft, ob die Dekodierung er-20 folgreich vorgenommen werden konnte.

Falls die Dekodierung des RLC-Datenblocks erfolgreich war, wird der zugewiesene Speicherbereich für die Daten und die Steuerinformation in einem Schritt S9 freigegeben.

25

Falls die Dekodierung des RLC-Datenblocks nicht erfolgreich abgeschlossen werden konnte, wird der aktuelle Datensubblock in dem zweiten Speicherbereich 1b des IR-Speichers 1 mit der zweiten Datenauflösung R_2 in einem Schritt S10 abgespeichert.

30

Bei dem in Figur 10 dargestellten Ablaufdiagramm weist der zweite Speicherbereich 1b des IR-Speichers 1 eine feste zweite Datenauflösung R_2 auf.

Bei einer bevorzugen Ausführungsform des erfindungsgemäßen IR-Speichers 1 wird die zweite Datenauflösung R_2 adaptiv eingestellt. Dabei wird die zweite Datenauflösung R_2 vorzugswei-

35

se in Abhängigkeit von einer durch den Empfänger gemessenen Burst-Datenübertragungssignalqualität eingestellt. Für einen Datenübertragungs-Burst mit einer hohen Signalqualität werden die nicht korrekt dekodierten Datensubblöcke beispielsweise mit einer Datenauflösung R_{2,1} in dem zweiten Speicherbereich 1b abgespeichert, für einen Daten-Burst mittlerer Qualität wird eine Soft-Output-Datenauflösung R_{2,2}<R_{2,1} eingesetzt und für einen Daten-Burst niedriger Qualität wird die Datenauflösung des zweiten Speicherbereichs auf R_{2,3}<R_{2,2}<R_{2,1} reduziert.

10 Bei dieser bevorzugten zweiten Ausführungsform ist die Datenauflösung vorzugsweise zwischen verschiedenen Auflösungsstufen von R_{2,1} Bit, R_{2,2} Bit oder R_{2,3} Bit umschaltbar.

Eine weitere alternative Ausführungsform umfasst das Schalten zwischen zwei unterschiedlichen Soft-Datenauflösungen beispielsweise einer Auflösung von $R_{2,1}$ für Daten-Bursts mit hohe Qualität und einer Datenauflösung $R_{2,2} < R_{2,1}$ für einen Daten-Burst mit niedriger Signalqualität.

20 Figur 11 zeigt den Ablauf der Dekodierung von Header-Daten bei dem erfindungsgemäßen Empfänger.

In einem Schritt S1 werden die Daten, die von dem Equaliser des Empfängers empfangen werden, in einem Buffer-Speicher eines digitalen Signalprozessors DSP abgespeichert.

In einen Schritt S2 wird überprüft, ob alle vier Daten-Bursts eines RLC-Datenblocks empfangen wurden.

30 Falls alle vier Daten-Bursts, die zu dem gleichen RLC-Datenblock gehören für die Datenverarbeitung bereit sind, werden die Daten in einem Schritt S3 de-interleaved. Anschließend werden in einem Schritt S4 die Headerdaten dekodiert.

In einem Schritt S5 wird geprüft, ob die Dekodierung der Headerdaten erfolgreich abgeschlossen wurde.

Falls dies nicht der Fall ist, wird in einem Schritt S6 der derzeitige RLC-Datenblock gelöscht. Falls umgekehrt in einem Schritt S5 festgestellt wird, dass die Dekodierung der Header-Daten erfolgreich abgeschlossen werden konnte, werden in einem Schritt S7 die entsprechenden Datensubblöcke in dem ersten Speicherbereich 1a des IR-Speichers 1 mit einer Datenauflösung R1 abgespeichert.

10 Figur 12 zeigt ein Ablaufschema zum Abspeichern eines neuen Datensubblocks in den IR-Speicher 1. Zunächst wird in einem Schritt S1 ein Scan-IR-Mem durchgeführt, d.h. es wird in einer Steuerinformationstabelle nach freien Speicherplätzen gesucht.

15

20

25

5

Falls in einem Schritt S2 festgestellt wird, dass der IR-Speicher 1 voll ist, erfolgt in einem weiteren Schritt S3 eine Scan-4-Overwrite-Same-BSN-Prozedur, bei dem alle Datenblockeinträge zum Überschreiben einer Datensubblockversion mit der gleich Blocksequenz BSN und der gleichen TFI-Nummer wie der derzeitige abzuspeichernde Datensubblock überschrieben wird. Falls kein Datensubblock mit der selben BSN-Nummer und der selben TFI-Nummer überschreibbar ist und dies im Schritt S4 festgestellt wird, werden in einer weiteren Scan-4-Overwrite-Other-BSN-Prozedur alle weiteren Datenblockeinträge in einem Schritt S5 gescannt bzw. abgesucht, und eine Datensubblockversion mit einer anderen BSN und TFI-Nummer als die des derzeitig abzuspeichernden Datensubblocks überschrieben.

30

35

Wird im Schritt S6 festgestellt, dass diese Scan-Überschreibprozedur erfolgreich verlaufen ist, wird die Steuerinformationstabelle in einem Schritt S7 erneuert bzw. aktualisiert. Konnte eine der drei im Schritt S1, S3, S5 durchgeführten Scan-Prozeduren erfolgreich abgeschlossen werden, wird die Kontrollinformation durch einen neuen BSN, TFI, RX-Qualitätswert und durch das neue Punktierschema sowie das neue Modulationskodierschema im Schritt S7 aktualisiert. Falls keine freier oder überschreibbarer Speicherplatz vorhanden ist, wird ein Anzeigesignal an die Basisstation BS übertragen, welcher der Basis anzeigt, dass kein verfügbarer Speicherplatz in der Mobilstation MS vorhanden ist.

16

Nach dem Updaten der Steuerinformationstabelle im Schritt S7 wird die Soft-Output-Datenauflösung von R_1 auf R_2 nach unten in einem Schritt S8 skaliert.

Anschließend wird der Datensubblock in einem Schritt S9 abgespeichert. Die Information über die Speicherzuweisungsbedingungen werden in einem Schritt S10 an den Mikroprozessor der

Mobilstation übertragen.

Figur 13 zeigt die Prozedur zum Abspeichern eines neuen Datensubblocks bei einer alternativen Ausführungsform, bei der zwei unterschiedliche Soft-Output-Datenauflösungen R_2 für nicht korrekt dekodierte Datensubblöcke in Abhängigkeit von der Qualität des Burst-Signals verwendet werden.

Falls eine der in den Schritten S1, S3, S5 durchgeführten Scan-Prozeduren erfolgreich abgelaufen ist, wird in einem Schritt S11 geprüft, ob die Empfangssignalqualität über einem bestimmten Schwellenwert liegt.

In einem Schritt S12 wird die Informationstabelle upgedatet und anschließend eine Herunterskalierung der Datenauflösung auf $R_{2,1}$ Bit in einem Schritt S12 vorgenommen.

Ist umgekehrt die Datensignalempfangsqualität unterhalb des Schwellenwertes wird in einem Schritt S14 die Tabelle entsprechend upgedatet und in einem Schritt S15 erfolgt eine Herunterskalierung der Datenauflösung auf lediglich $R_{2,2} < R_{2,1}$

35 Bit.

15

20

25

30



In einem Schritt S16 wird der Datensubblock anschließend gespeichert.

In einem Schritt S17 werden schließlich der Datenverarbeitungseinheit die Speicherzuweisungsbedingungen gemeldet.

Figur 14 zeigt die gesamte notwendige Speichergröße in Abhängigkeit von der internen Signallaufzeit X_D der Mobilstation MS und der eingesetzten Datenauflösung R_2 des zweiten Speicherbereichs 1b. Für den Ausgleich der internen Signallaufzeit innerhalb des mobilen Telefons ist Speicherplatz für 12 RLC-Datenblöcke vorzusehen.

Für einen herkömmlichen IR-Speicher mit einer gleichmäßigen
15 Datenauflösung von beispielsweise 5 Bit beträgt die Speichergröße

$$S_{IR} = 3 \times 204 \times \{2 \times (32 + N_{TS} \times 12) \times 5 + X_D \times 5\}$$
 Bits

20 Die Speichergröße für einen IR-Speicher 1 gemäß der Erfindung beträgt:

$$S_{IR} = 3 \times 204 \times \{2 \times (32 + N_{TS} \times 12) \times R_2 + X_D \times R_1\}$$
 Bits

Hiermit ergibt sich für vier Zeitschlitze und eine Datenauflösung des zweiten Speicherbereichs 1b von $R_2 = 2$ oder $R_2 = 3$ die erforderliche IR-Speichergröße zu:

$$S_{IR,2} = (12.320 + 304 \times X_D)$$
 zu jeweils 16 Bit

oder

30

10

$$S_{IR,3} = (19.860 + 204 \times X_D)$$
 Datenwörter mit jeweils 16 Bits.

Je niedriger die gewählte zweite Datenauflösung R_2 des zweiten Speicherbereichs 1b ist, desto höher ist die erreichte Einsparung des Speicherplatzes des IR-Speichers 1. Bei einer

1.5

20

25

30

35



angenommenen Signallaufverzögerung X_D von 12 RLC-Datenblöcken beträgt beispielsweise die Einsparung des Speicherplatzes bei Verwendung einer Datenauflösung $R_2=3$ Bit 47,85% und bei einer Verwendung einer zweiten Datenauflösung $R_2=2$ Bit 65,196%.

Bei einer adaptiven Anpassung der zweiten Datenauflösung R_2 in Abhängigkeit von der gemessenen Daten-Burst-Qualität können noch bessere Ergebnisse erzielt werden.

Figur 15 zeigt die notwendige Anzahl N von Datenübertragungen pro RLC-Datenblock in Abhängigkeit von dem Signalrauschverhältnis SNR für unterschiedliche zweite Datenauflösungen R_2 des IR-Speichers 1.

Wie man aus Figur 15 erkennen kann, ist die Anzahl der notwendigen Datenübertragungen pro RLC-Datenblöcke beispielsweise bei einem angenommenen Signalrauschverhältnis SNR von 12,5 dB bei einer Datenauflösung von 3 Bit, nahezu genauso hoch wie für eine Datenauflösung von 5 Bit.

Figur 16 zeigt den verfügbaren Datendurchsatz D in Kilobit pro Zeitschlitz TS in Abhängigkeit von dem Signalrauschverhältnis und der eingesetzten Datenauflösung.

Wie man der Figur 16 entnehmen kann, liegt der Datendurchsatz pro Zeitschlitz bei einem angenommenen Signalrauschverhältnis von 12,5 dB bei einer verwendeten Datenauflösung von 5 Bit nur sehr geringfügig höher als bei einer verwendeten Datenauflösung von nur 3 Bit.

Mit dem erfindungsgemäßen IR-Speicher 1 kann daher eine signifikante Speicherplatzreduzierung erreicht werden, ohne dass die Anzahl der notwendigen Datenübertragungen pro RLC-Block ansteigt und ohne dass der Datendurchsatz pro Zeitschlitz signifikant verringert wird.



Patentansprüche

- 1. IR (Incremental Redunancy)-Speicher für einen EGPRS (Enhanced General Packet Radio Service)-Empfänger einer Mobilstation (MS), der von einer Feststation (BS) über einen Datenübertragungskanal Daten empfängt, wobei der IR-Speicher (1) aufweist:
- a) einen ersten Speicherbereich (la) zum Zwischenspeichern 10 einer bestimmten Anzahl von Datenblöcken mit einer vorgegebenen ersten Datenauflösung (R_1) ;
 - b) einem zweiten Speicherbereich (1b) zum Zwischenspeichern von fehlerhaft dekodierten Datenblöcken

dadurch gekennzeichnet,
dass

- c) der zweite Speicherbereich (1b) die fehlerhaft dekodierten 20 Datenblöcke mit einer zweiten Datenauflösung (R_2) speichert, die niedriger ist als die erste Datenauflösung (R_1) .
 - 2. IR-Speicher nach Anspruch 1 dadurch gekennzeichnet,
- 25 dass die Anzahl der in dem ersten Speicherbereich (1a) des IR-Speichers (1) abspeicherbaren Datenblöcke von der internen Signalverzögerung innerhalb der Mobilstation (MS) abhängt.
 - 3. IR-Speicher nach Anspruch 1,
- das die Anzahl von Datenblöcken, die in dem zweiten Speicherbereich (1b) des IR-Speichers (1) speicherbar sind von der Polling-Zeitdauer des Datenübertragungskanals und von der Schleifenlaufzeit (TRIP Round Delay) abhängt.



- 4. IR-Speicher nach Anspruch 1, dad urch gekennzeichnet, dass die zweite Datenauflösung (R_2) adaptiv einstellbar ist.
- 5 5. IR-Speicher nach Anspruch 4,
 d a d u r c h g e k e n n z e i c h n e t ,
 dass die zweite Datenauflösung (R₂) mit der die fehlerhaft
 dekodierten Datenblöcke in den zweiten Speicherbereich (1b)
 des IR-Speichers (1) abgespeichert werden in Abhängigkeit von
 einer durch den Empfänger gemessenen BurstDatenübertragungssignalqualität einstellbar ist.
- 6. IR-Speicher nach Anspruch 4,
 d a d u r c h g e k e n n z e i c h n e t ,
 15 dass die zweite Datenauflösung (R₂) zwischen verschiedenen
 Auflösungsstufen umschaltbar ist.
- 7. IR-Speicher nach Anspruch 6,
 d a d u r c h g e k e n n z e i c h n e t ,
 20 dass die Auflösungsstufen der zweiten Datenauflösung 2 Bit, 3
 Bit oder 4 Bit betragen.
- 8. IR-Speicher nach Anspruch 1,d a d u r c h g e k e n n z e i c h n e t ,25 dass die erste Datenauflösung (R₁) 5 Bit beträgt.
- 9. IR-Speicher nach einem der vorangehenden Ansprüche,
 d a d u r c h g e k e n n z e i c h n e t ,
 dass der IR-Speicher (1) eingangsseitig an einen Empfangs30 Pufferspeicher für Datenblöcke angeschlossen ist.
 - 10. IR-Speicher nach einem der vorangehenden Ansprüche, dad urch gekennzeichnet, dass der IR-Speicher ausgangsseitig an einen Dekoder angeschlossen ist.



- 11. IR-Speicher nach einem der vorangehenden Ansprüche, dad urch gekennzeichnet, dass die Datenblöcke RLC (Radio Link Control)-Datenblöcke sind.
- 12. IR-Speicher nach einem der vorangehenden Ansprüche, dad urch gekennzeichnet, dass die Datenblöcke MCS-kodiert sind.

FIG 1 Stand der Technik

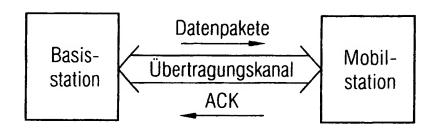
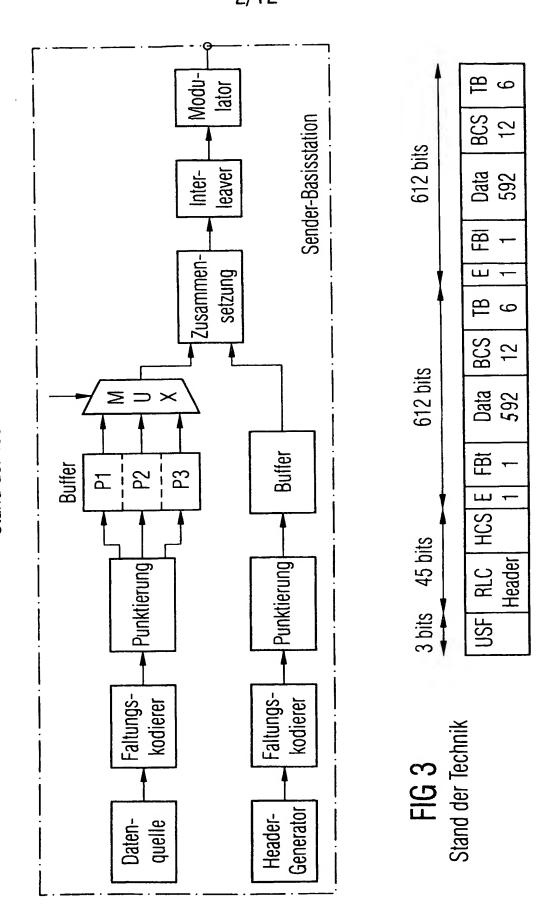


FIG 2 Stand der Technik

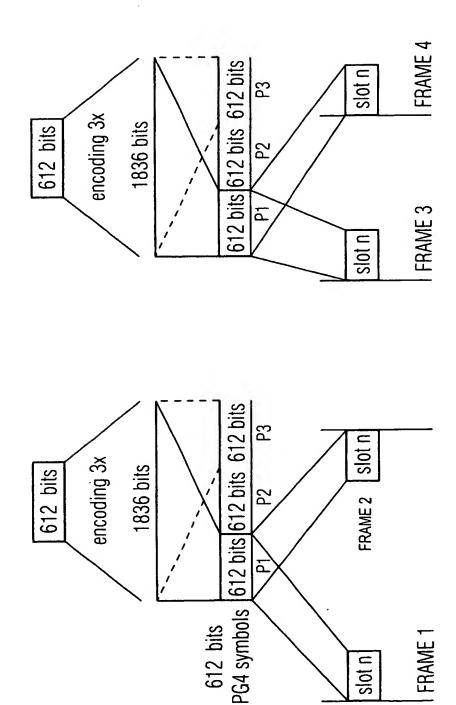


FRAME 2

slot n

FRAME 1

FIG 4 Stand der Technik

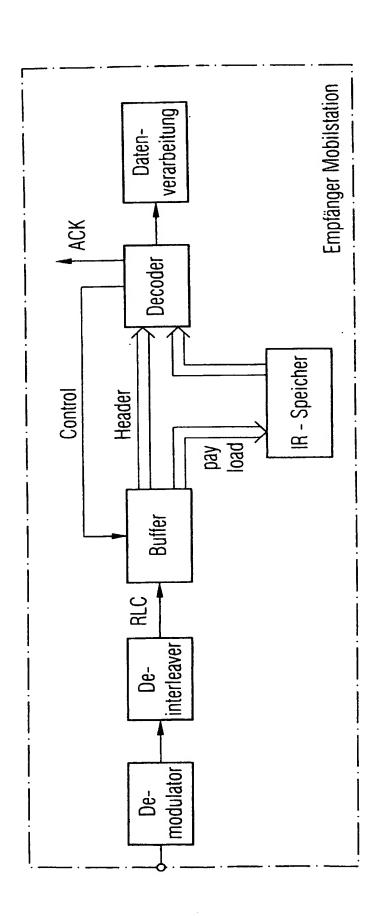


encoding 3x

612 bits

1836 bits

FIG 5 Stand der Technik





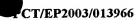


FIG 6

Stand der Technik

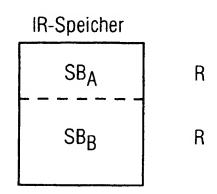


FIG 8

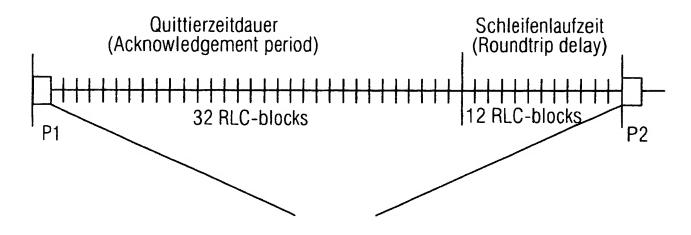


FIG 9

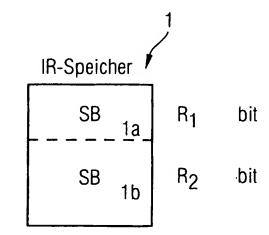




FIG 7 Stand der Technik

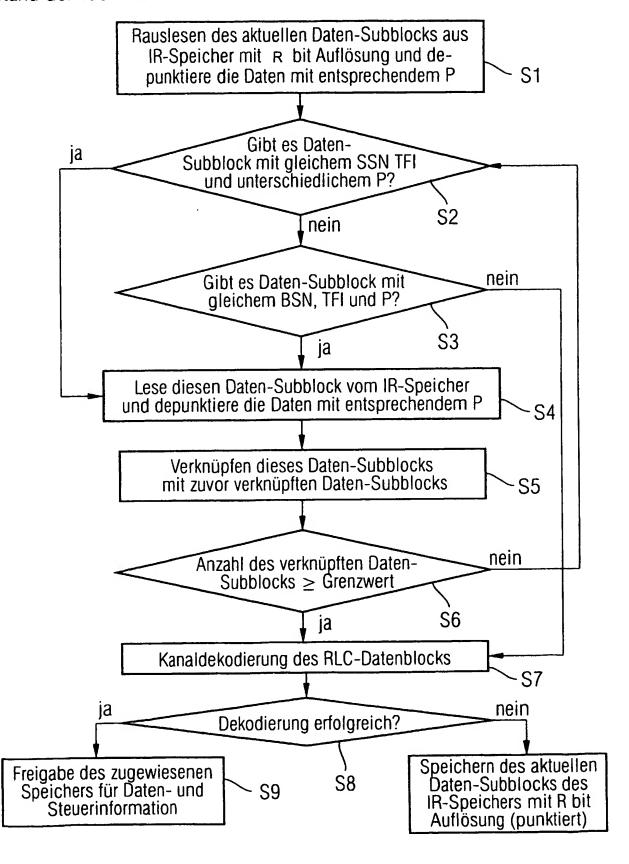




FIG 10

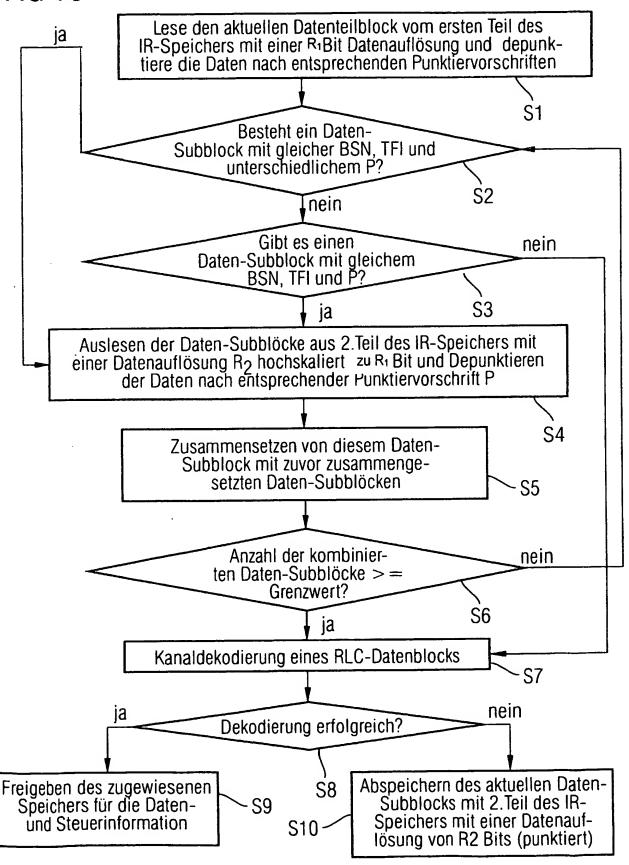


FIG 11

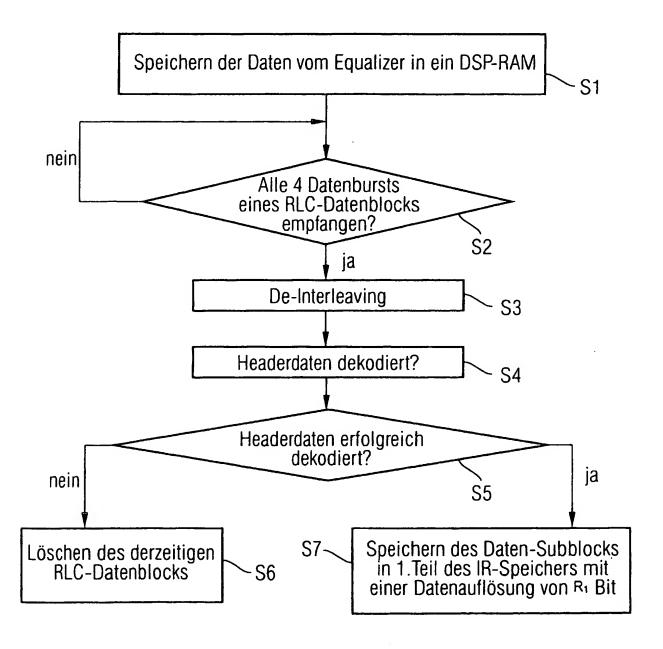


FIG 12

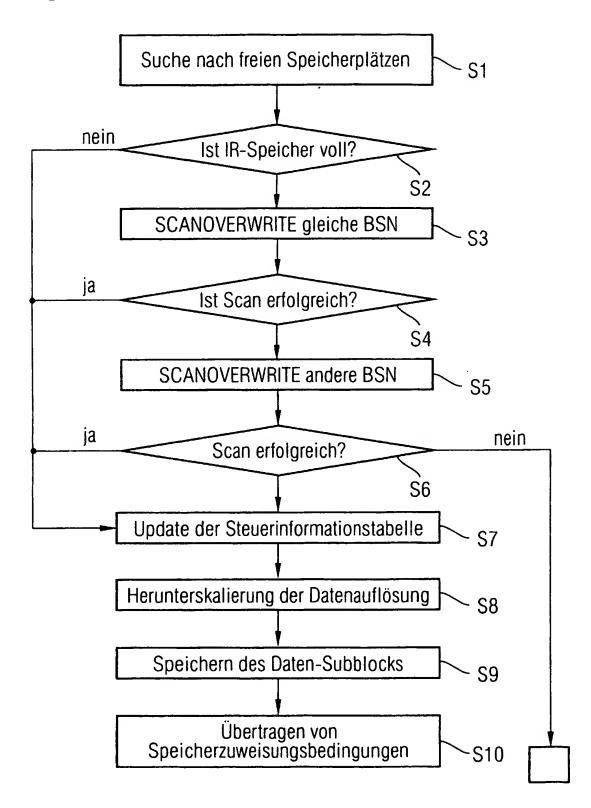


FIG 13

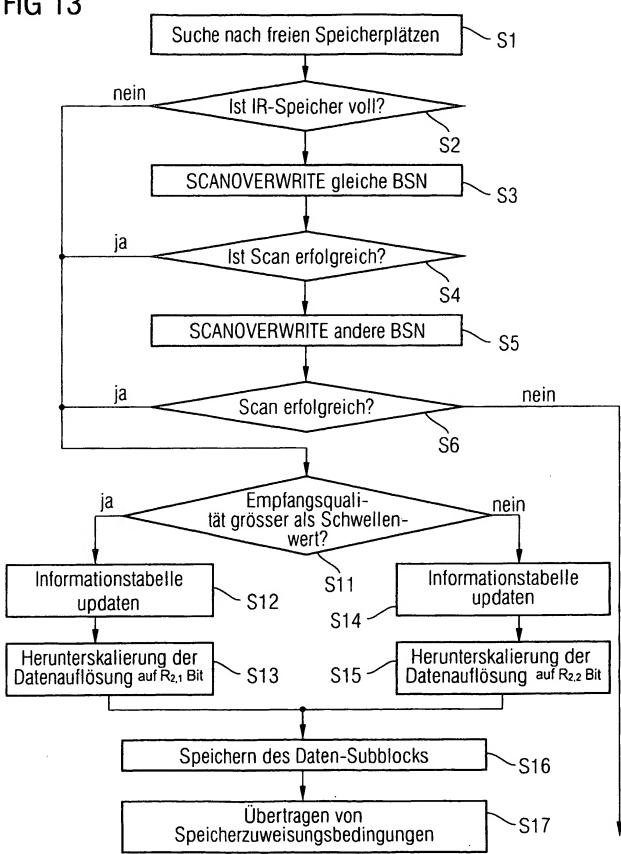


FIG 14

| | | | | | — | | | ·1 | · | 1 |
|-------------------|---------------------------|-------------|-------------|-------------|-------------|-------------|-------------|-------------|-------------|---------------|
| R2=2 | Speichereinsparung [%] | 67.11915535 | 65.19607843 | 63.27300151 | 61.34992459 | 59.42684766 | 57.50377074 | 55.58069382 | 53.65761689 | 51.73453997 |
| | Speichergröße [words] | 13952 | 14768 | 15584 | 16400 | 17216 | 18032 | 18848 | 19664 | 20480 |
| R ₂ =3 | Speichereinsparung [%] | 49.77375566 | 47.85067873 | 45.92760181 | 44.99452489 | 42.08144796 | 40.15837104 | 38.23529412 | 36.31221719 | 34.38914027 |
| | Speichergröße [words] | 21312 | 22128 | 22944 | 23760 | 24576 | 25392 | 26208 | 27024 | 27840 |
| Рх | [RLC-blocks] | & | 12 | 16 | 20 | 24 | 28 | 32 | 36 | 40 |

FIG 15

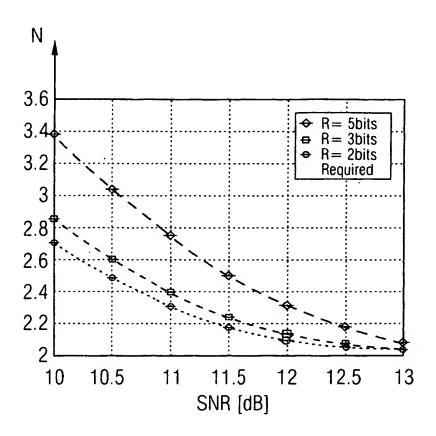
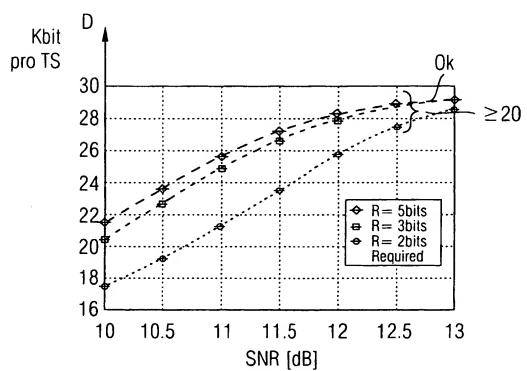


FIG 16



| A. CLASSIF | CATION OF SUBJECT MATTER H04L1/18 | | |
|----------------|---|--|------------------------|
| 110 / | 110-11-1/ 4-0 | | Ì |
| A | International Patent Classification (IPC) or to both national classificati | on and IPC | |
| B. FIELDS 9 | | | |
| Minimum do | cumentation searched (classification system followed by classification | symbols) | |
| IPC 7 | H04L | | |
| | on searched other than minimum documentation to the extent that suc | ch documents are included. In the fields sea | arched |
| Documentati | on searched outer than humanum documentation to the extent that suc | of doodliteling the menages in the menages of | 1 |
| | ata base consulted during the international search (name of data base | thesis smart darses feathern made been | |
| | | , wild, wildle plantou, sealer to | |
| FLO-TU | ternal, WPI Data | | |
| | | | |
| o posteri | ENTS CONSIDERED TO BE RELEVANT | | |
| Category ° | Citation of document, with indication, where appropriate, of the rele | vant passages | Relevant to claim No. |
| | | | |
| Х | US 2002/107987 A1 (MALM PETER) | | 1-6,8-12 |
| | 8 August 2002 (2002-08-08) the whole document | | Ì |
| | the whore document | | |
| х | WO 00/49760 A (ERICSSON TELEFON A | BLM) | 1–12 |
| | 24 August 2000 (2000-08-24) figures 3,7 | | |
| ļ | page 5, line 1 - page 6, line 9 | | |
| Ĭ | page 15, line 12 - page 15, line | 29 | |
| l _A | US 2002/159545 A1 (RAMESH RAJARAM | ET AL) | 1–12 |
| <u> </u> | 31 October 2002 (2002-10-31) | | |
| l | figures 2-6 paragraph '0036! - paragraph '003 | 81 | |
| | | 0. | |
| | | | |
| | | | |
| 1 | | | |
| | | | |
| Fur | ther documents are listed in the continuation of box C. | X Patent family members are listed | in annex. |
| ° Special c | ategories of cited documents: | "T" later document published after the Inte | ernational filing date |
| 'A' docum | ent defining the general state of the art which is not | or priority date and not in conflict with cited to understand the principle or th | the application but |
| 'E' earlier | dered to be of particular relevance document but published on or after the international | invention "X" document of particular relevance; the | claimed invention |
| | ent which may throw doubts on priority claim(s) or | cannot be considered novel or canno involve an inventive step when the do | ocument is taken alone |
| citatio | on or other special reason (as specified) | "Y" document of particular relevance; the cannot be considered to involve an in document is combined with one or m | ventive step when the |
| other | nent referring to an oral disclosure, use, exhibition or means | ments, such combination being obvious in the art. | us to a person skilled |
| 'P' docum | nent published prior to the international filing date but than the priority date claimed | "&" document member of the same patent | family |
| Date of the | e actual completion of the international search | Date of mailing of the international sec | arch report |
| 8 | 3 July 2004 | 15/07/2004 | |
| Name and | mailing address of the ISA | Authorized officer | |
| | European Patent Office, P.B. 5818 Patentiaan 2 NL – 2280 HV Rijswijk | | |
| 1 | Tel. (+31-70) 340-2040, Tx. 31 651 epo nl, | Borges, P | |

Form PCT/ISA/210 (second sheet) (January 2004)



International Application No

Information on patent family members

PCT/EP 03/13966

| Patent document cited in search report | | Publication date | Patent family member(s) | Publication date |
|---|----|---------------------|--|--|
| US 2002107987 | A1 | 08-08-2002 | TW 531975 ZA 200109967 | |
| WO 0049760 | A | 24-08-2000 | AU 766839 AU 3202500 BR 0008299 CA 2363652 CN 1347606 EP 1153494 JP 2002537722 WO 0049760 | A 04-09-2000 A 22-01-2002 A1 24-08-2000 T 01-05-2002 A1 14-11-2001 A 05-11-2002 |
| US 2002159545 | A1 | 31-10-2002 | NONE | |

| A. KLASSIF IPK 7 | TZIERUNG DES ANMELDUNGSGEGENSTANDES H04L1/18 | | |
|---|---|---|---|
| Nach der Inte | ernationalen Patentklassifikation (IPK) oder nach der nationalen Klass | ifikation und der IPK | |
| B. RECHER | RCHIEFTE GEBIETE | | |
| | ter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole | 9) | |
| IPK 7 | H04L | | |
| | | | |
| Recherchier | te aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, sow | relt diese unter die recherchierten Gebiete i | rallen |
| | r internationalen Recherche konsultierte elektronische Datenbank (Na | mo dor Datonbank und eidl verwendete S | uchhagriffe) |
| | ternal, WPI Data | | |
| C. ALS WE | SENTLICH ANGESEHENE UNTERLAGEN | | |
| Kategorie | Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe | der in Betracht kommenden Teile | Betr. Anspruch Nr. |
| Vershous, | Dozolettiming and a committee | | • |
| Х | US 2002/107987 A1 (MALM PETER) 8. August 2002 (2002-08-08) das ganze Dokument | | 1-6,8-12 |
| X | WO 00/49760 A (ERICSSON TELEFON A) 24. August 2000 (2000-08-24) Abbildungen 3,7 Seite 5, Zeile 1 - Seite 6, Zeile Seite 15, Zeile 12 - Seite 15, Ze | 9 | 1–12 |
| A | US 2002/159545 A1 (RAMESH RAJARAM 31. Oktober 2002 (2002-10-31) Abbildungen 2-6 Absatz '0036! - Absatz '0038! | ET AL) | 1–12 |
| | lere Veröffenlichungen sind der Fortsetzung von Feld C zu | X Siehe Anhang Patentfamilie | |
| * Besonder 'A* Veröffe aber I 'E* älleres Amme 'L* Veröffe soll oo ausge 'O' Veröff eine I 'P* Veröffe | entlichung, die den allgemeinen Stand der Technik definiert, nicht als besonders bedeutsam anzusehen ist in Dokument, das jedoch erst am oder nach dem Internationalen eldedatum veröffentlicht worden ist eintlichung, die geeignet ist, einen Prioritätsanspruch zwelfelhaft ernen zu lassen, oder durch die das Veröffentlichungsdatum einer en im Recherchenbericht genannten Veröffentlichung belegt werden der die aus einem anderen besonderen Grund angegeben ist (wie eführt) entlichung, die sich auf eine mündliche Offenbarung, eine Ausstellung oder andere Maßnahmen bezieht | kann nicht als auf erfinderischer 1 atigt werden, wenn die Veröffentlichung mit Veröffentlichungen dieser Kategorie in diese Verbindung für einen Fachmann *&* Veröffentlichung, die Mitglied derselber | t worden ist und mit der rzum Verständnis des der oder der ihr zugrundellegenden uitung; die beanspruchte Erfindung chung nicht als neu oder auf achtet werden uitung; die beanspruchte Erfindung delt beruhend betrachtet einer oder mehreren anderen Verbindung gebracht wird und nahellegend ist |
| Datum des | Abschlusses der internationalen Recherche | Absendedatum des internationalen Re | echerchenberichts |
| 8 | 3. Juli 2004 | 15/07/2004 | |
| Name und | Postanschrift der Internationalen Recherchenbehörde | Bevollmächtigter Bediensteter | |
| | Europäisches Patentamt, P.B. 5818 Patentlaan 2 NL – 2280 HV Rijswijk | | |
| | | | |



Internationales Aktenzeichen PCT/EP 03/13966

| Im Recherchenbericht angeführtes Patentdokument | | Datum der Veröffentlichung | Mitglied(er) der Patentfamilie | | Datum der Veröffentlichung |
|---|----|-------------------------------|--|--|--|
| US 2002107987 | A1 | 08-08-2002 | TW ZA | 531975 B 200109967 A | 11-05-2003 27-06-2002 |
| WO 0049760 | A | 24-08-2000 | AU AU BR CA CN EP JP WO | 766839 B2 3202500 A 0008299 A 2363652 A1 1347606 T 1153494 A1 2002537722 A 0049760 A1 | 23-10-2003 04-09-2000 22-01-2002 24-08-2000 01-05-2002 14-11-2001 05-11-2002 24-08-2000 |
| US 2002159545 | A1 | 31-10-2002 | KEIN | NE | |